



별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto  
is a true copy from the records of the Korean Intellectual  
Property Office.

출 원 번 호 : 10-2002-0038658  
Application Number PATENT-2002-0038658

출 원 년 월 일 : 2002년 07월 04일  
Date of Application JUL 04, 2002

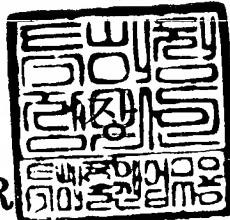
출 원 인 : 삼성전자 주식회사  
Applicant(s) SAMSUNG ELECTRONICS CO., LTD.

2002 년 11 월 15 일



특 허 청

COMMISSIONER



## 【서지사항】

【서류명】	특허출원서
【권리구분】	특허
【수신처】	특허청장
【참조번호】	0003
【제출일자】	2002.07.04
【국제특허분류】	G11C
【발명의 명칭】	메모리의 결함 복구 방법 및 그에 적합한 장치
【발명의 영문명칭】	Method for restoring defects of memory and apparatus therefor
【출원인】	
【명칭】	삼성전자 주식회사
【출원인코드】	1-1998-104271-3
【대리인】	
【성명】	이영필
【대리인코드】	9-1998-000334-6
【포괄위임등록번호】	1999-009556-9
【대리인】	
【성명】	이해영
【대리인코드】	9-1999-000227-4
【포괄위임등록번호】	2000-002816-9
【발명자】	
【성명의 국문표기】	이상수
【성명의 영문표기】	LEE,Sang Soo
【주민등록번호】	730717-1051821
【우편번호】	138-220
【주소】	서울특별시 송파구 잠실동 300-1번지 301호
【국적】	KR
【발명자】	
【성명의 국문표기】	서영주
【성명의 영문표기】	SEO,Young Joo
【주민등록번호】	640816-1639322
【우편번호】	442-470

1020020038658

출력 일자: 2002/11/16

【주소】

경기도 수원시 팔달구 영통동 968 신나무실 동보아파트  
622동 1701호

【국적】

KR

【발명자】

【성명의 국문표기】

박세웅

【성명의 영문표기】

PARK, Se Woong

【주민등록번호】

660424-1047619

【우편번호】

442-470

【주소】

경기도 수원시 팔달구 영통동 황골마을주공1단지아파트  
101동 601호

【국적】

KR

【발명자】

【성명의 국문표기】

이윤남

【성명의 영문표기】

LEE, Yoon Nam

【주민등록번호】

670405-1038027

【우편번호】

442-400

【주소】

경기도 수원시 팔달구 망포동 488번지 늘푸른벽산아파트  
118동 801호

【국적】

KR

【심사청구】

【취지】

특허법 제42조의 규정에 의한 출원, 특허법 제60조의 규정  
에 의한 출원심사 를 청구합니다. 대리인

이영필 (인) 대리인

이해영 (인)

【수수료】

【기본출원료】

19 면 29,000 원

【가산출원료】

0 면 0 원

【우선권주장료】

0 건 0 원

【심사청구료】

8 항 365,000 원

【합계】

394,000 원

【첨부서류】

1. 요약서·명세서(도면)\_1통

**【요약서】****【요약】**

본 발명은 메모리의 결합 복구 방법 및 그에 적합한 장치에 관한 것이다.

본 발명에 따른 메모리 결합 복구 장치는 메모리; 시스템 기동시 상기 메모리의 결합 여부를 검사하며, 검사 결과 얻어진 결합 정보를 메모리 콘트롤러로 전송하는 메모리 스캔 제어부; 및 상기 메모리를 액세스하기 위해 시스템 제어부에서 인가되는 외부 어드레스를 상기 메모리를 액세스하기 위한 내부 어드레스로 변환하여, 상기 시스템 제어부가 메모리의 결합된 셀에 액세스하고자 하는 경우 내부의 예비 메모리에 대한 액세스로 변환하는 메모리 콘트롤러를 포함하는 것을 특징으로 한다.

본 발명에 따른 메모리 결합 복구 장치에 의하면, 시스템의 기동시 메모리 내부의 전체 셀의 이상 유무를 자동적으로 검사하기 때문에 메모리의 이상 여부를 즉시 알 수 있다.

**【대표도】**

도 1

**【명세서】****【발명의 명칭】**

메모리의 결함 복구 방법 및 그에 적합한 장치{Method for restoring defects of memory and apparatus therefor}

**【도면의 간단한 설명】**

도 1은 본 발명에 따른 메모리 결함 복구 장치의 구성을 보이는 블록도이다.

도 2는 도 1에 도시된 메모리 콘트롤러의 상세한 구성을 보이는 블록도이다.

도 3은 본 발명의 결함 복구 방법에 따른 도 1에 도시된 장치의 동작을 보이는 흐름도이다.

**【발명의 상세한 설명】****【발명의 목적】****【발명이 속하는 기술분야 및 그 분야의 종래기술】**

- <4>      본 발명은 메모리의 결함 복구 방법 및 그에 적합한 장치에 관한 것이다.
- <5>      최근 대부분의 전자 제품들이 디지털화됨에 따라 저장 매체로서 메모리의 사용이 날로 증가하고 있다. 메모리를 구성하는 각 셀들은 먼저, 결정 결함 등에 의해 결함 즉, 정상적으로 읽거나 쓸 수 없는 상태가 될 수 있으며, 메모리 용량이 대형화될 수록 결함 셀의 발생 확률은 더욱 높아진다.
- <6>      결함된 셀에 데이터를 기입하거나 결함된 셀로부터 데이터를 독출할 때는 에러가 발생하게 되며, 이로 인해 중요한 데이터가 유실되거나 시스템이 오동작하게 된다. 따라

서, 메모리의 몇몇 셀에 이상이 있을 경우 메모리를 교체하여야 하며 이로 인하여 시간적, 경제적 손실이 발생한다.

<7> 따라서, 메모리를 저장 매체로 사용하는 시스템에서는 메모리의 결함된 셀에 대한 대책이 요구된다.

#### 【발명이 이루고자 하는 기술적 과제】

<8> 본 발명은 상기의 요구에 부응하기 위하여 고안된 것으로서 메모리의 결함된 셀을 복구하는 방법을 제공하는 것을 그 목적으로 한다.

<9> 본 발명의 다른 목적은 상기의 방법에 적합한 결함 복구 장치를 제공하는 것에 있다.

<10> 본 발명의 또 다른 목적은 메모리의 결함된 셀을 내부의 예비 메모리로 대치하는 개선된 메모리 콘트롤러를 제공하는 것에 있다.

#### 【발명의 구성 및 작용】

<11> 상기의 목적을 달성하는 본 발명에 따른 결함 복구 방법은

<12> 시스템이 기동하면 메모리의 전체 셀에 대하여 결함 여부를 검사하는 과정;

<13> 메모리에 대한 검사가 종료되면 결함 정보를 메모리 콘트롤러에 저장하는 과정; 및

<14> 결함된 셀에 대한 액세스 요구가 있으면 메모리 콘트롤러 내부에 구비된 예비 메모리에 대한 액세스로 대치하는 과정을 포함하는 것을 특징으로 한다.

<15> 상기의 다른 목적을 달성하는 본 발명에 따른 메모리 결함 복구 장치는

<16> 메모리;

<17> 시스템 기동시 상기 메모리의 결합 여부를 검사하며, 검사 결과 얻어진 결합 정보를 메모리 콘트롤러로 전송하는 메모리 스캔 제어부; 및

<18> 상기 메모리를 액세스하기 위해 시스템 제어부에서 인가되는 외부 어드레스를 상기 메모리를 액세스하기 위한 내부 어드레스로 변환하며, 상기 시스템 제어부가 메모리의 결합된 셀에 액세스하고자 하는 경우 내부의 예비 메모리에 대한 액세스로 변환하는 메모리 콘트롤러를 포함하는 것을 특징으로 한다.

<19> 상기의 또 다른 목적을 달성하는 본 발명에 따른 메모리 콘트롤러는

<20> 메모리를 액세스하기 위해 시스템 제어부에서 인가되는 외부 어드레스를 상기 메모리를 액세스하기 위한 내부 어드레스로 변환하는 메모리 콘트롤러에 있어서,

<21> 결합된 셀들에 상응하는 외부 어드레스들을 저장하는 어드레스 레지스터들;

<22> 상기 어드레스 레지스터들에 저장된 외부 어드레스와 상기 시스템 제어부에서 인가되는 외부 어드레스를 비교하는 비교기들;

<23> 상기 비교기들의 비교 결과에 따라 활성화되는 데이터 레지스터들;

<24> 상기 비교기들의 비교 결과를 참조하여 상기 시스템 제어부에서 인가되는 외부 어드레스가 결합된 셀들의 외부 어드레스와 일치하는지를 검출하는 일치 검출기;

<25> 상기 일치 검출기의 검출 결과에 상응하여 상기 데이터 레지스터들과 메모리로의 데이터 경로를 제어하는 멀티플렉서; 및

<26> 상기 메모리의 결합 정보를 참조하여 상기 어드레스 레지스터들에 결합된 셀들의 외부 어드레스를 로드하고, 상기 일치 검출기의 검출 결과에 상응하여 상기 메모리에 대한 액세스를 상기 데이터 레지스터들에 대한 액세스로 전환시키는 제어기를 포함하는 것

을 특징으로 한다. 이하 첨부된 도면들을 참조하여 본 발명의 구성 및 동작에 대하여 상세히 설명하기로 한다.

<27>      도 1은 본 발명에 따른 메모리 결함 복구 장치의 구성을 보이는 블록도이다.

<28>      도 1에는 시스템을 제어하는 시스템 제어부(102), 메모리 액세스를 제어하는 메모리 콘트롤러(104), 메모리(106), 그리고 메모리 스캔 제어부(108)가 도시된다.

<29>      메모리(106)는 어드레스에 의해 액세스된다.

<30>      읽기 동작의 경우 시스템 제어부(102)는 외부 어드레스 신호 및 읽기 제어 신호를 메모리 콘트롤러(104)에 인가하고 메모리(106)로부터 데이터 버스(미도시)에 인가되는 데이터를 읽어들인다.

<31>      쓰기 동작의 경우 시스템 제어부(102)는 외부 어드레스 신호 및 쓰기 제어 신호를 메모리 콘트롤러(104)에 인가하고 데이터 버스(미도시)에 데이터를 인가한다.

<32>      메모리 콘트롤러(104)는 시스템 제어부(102)에서 인가되는 외부 어드레스 신호에 대응하여 메모리(106)의 액세스하고자 하는 셀을 지정하는 내부 어드레스 신호 및 액세스하고자 하는 셀에의 읽기/쓰기 동작을 제어하기 위한 제어 신호들(RAS, CAS, WE 등)을 발생하여 메모리(106)에 인가한다.

<33>      시스템 제어부(102)에서 인가하는 외부 어드레스와 메모리(106)를 액세스하기 위한 내부 어드레스의 상관 관계는 메모리(106)의 종류 및 구성에 따라 달라지므로 메모리 콘트롤러(104)가 외부어드레스와 내부 어드레스 사이의 변환을 수행한다.

<34>      메모리 콘트롤러(104)는 시스템 제어부(102)의 메모리 액세스 요구를 시스템에 장착된 메모리의 종류 및 배치 형태에 따라 적절히 변환하여 주며, 이러한 메모리 콘트롤

러(104)를 채택함에 의해 시스템 제어부(102)는 장착된 메모리의 종류 및 배치 형태에 상관없이 메모리(106)를 액세스할 수 있게 된다.

<35> 한편, 메모리 스캔 제어부(108)는 시스템 기동시 메모리(106)에서 결합된 셀이 있는지를 검사하고, 결합 정보를 메모리 콘트롤러(104)에 제공한다. 결합 정보는 메모리(106)의 결합된 셀들에 대한 어드레스들을 포함한다. 메모리 콘트롤러(104)는 결합된 셀을 대치하기 위한 예비 메모리 예를 들어 내부 레지스터,를 구비하며, 시스템 제어부(102)가 결합된 셀을 액세스하고자 하는 경우 결합된 셀 대신에 예비 메모리를 사용하여 데이터를 기록/독출한다.

<36> 메모리 스캔 제어부(108)는 도 1에 도시된 장치가 기동할 때 메모리(106)에 소정의 데이터를 기록하고, 이를 다시 읽어들여 상위를 비교함에 의해 결합 여부를 검사한다. 이를 위하여 메모리 스캔 제어부(108)는 메모리(106)을 액세스하기 위한 외부 어드레스 및 읽기/쓰기 제어 신호(R/W)를 발생하며, 이 외부 어드레스 및 읽기/쓰기 제어 신호(R/W)는 메모리 콘트롤러(104)에 인가된다.

<37> 메모리 스캔 동작의 개시를 알리기 위하여 시스템 제어부(102)로부터 메모리 스캔 제어부(108)에 검사 신호 CHECK SIGNAL이 제공된다. 검사 신호 CHECK SIGNAL에 응답하여 메모리 스캔 제어부(108)가 메모리 스캔 동작을 개시한다.

<38> 메모리 스캔 동작이 수행되는 동안 시스템 제어부(102)가 메모리(106)를 액세스하지 않도록 하기 위해 메모리 스캔 제어부(108)로부터 메모리 콘트롤러(104)로 스캔 신호 SCAN SIGNAL가 제공된다. 스캔 신호 SCAN SIGNAL가 활성화되어 있으면 메모리 콘트롤러(104)는 메모리 스캔 제어부(108)에서 인가되는 외부 어드레스 및 읽기/쓰기 제어 신호에 응답하여 동작하면, 스캔 신호 SCAN SIGNAL가 비활성화되어 있으면 메모리 콘트롤러

(104)는 시스템 제어부(102)에서 인가되는 외부 어드레스 및 읽기/쓰기 제어 신호에 응답하여 동작한다.

<39> 메모리 스캔의 결과, 메모리 스캔 제어부(108)는 메모리(106)에서 결합된 셀들의 어드레스를 획득한다. 메모리 스캔이 종료된 후 결합된 셀들에 관련된 어드레스들은 결합 정보로서 메모리 콘트롤러(104)에 전송된다.

<40> 메모리 스캔 제어부(108)에서 메모리 콘트롤러(104)로 제공되는 결합 정보는 메모리(106)내의 결합된 셀들의 어드레스이며, 메모리 콘트롤러(104)에서 인가되는 내부 어드레스가 아닌 시스템 제어부(102)에서 인가되는 외부 어드레스 형태를 가진다.

<41> 결합 정보는 메모리 콘트롤러(104)에 저장된다. 메모리 콘트롤러(104)는 결합 정보에 포함된 결합된 셀들의 외부 이드레스들과 자체에 구비된 예비 메모리를 매칭시킨다. 그 결과 메모리(106)내의 결합된 셀들은 예비 메모리로 대치된다. 이후 메모리(106)내의 결합된 셀들에 대한 액세스는 예비 메모리에 대한 액세스로 변환된다.

<42> 도 2는 도 1에 도시된 메모리 콘트롤러(104)의 상세한構성을 보이는 블록도이다. 도 2에 도시된 메모리 콘트롤러(104)는 결합된 셀들에 상응하는 외부 어드레스들을 저장하는 어드레스 레지스터들(202a - 202n), 어드레스 레지스터들(202a - 202n)에 저장된 외부 어드레스와 시스템 제어부(102)에서 인가되는 외부 어드레스를 비교하는 비교기들(204a - 204n), 비교기들(204a - 204n)의 비교 결과에 따라 활성화되는 데이터 레지스터들(206a - 206n), 비교기들(204a - 204n)의 비교 결과를 참조하여 시스템 제어부(102)에서 인가되는 외부 어드레스가 결합된 셀들의 외부 어드레스와 일치하는지를 검출하는 일치 검출기(208), 데이터 레지스터들(206a - 206n)과 메모리(106)로의 데이터 경로를 제어하는 멀티플렉서(210), 그리고 메모리 콘트롤러(104)의 동작을 제어하는 제어기(212)

를 구비한다. 여기서, 데이터 레지스터들은 본 발명의 요약에 있어서의 예비 메모리에 상응한다.

<43> 제어기(212)는 통상의 메모리 콘트롤러와 마찬가지의 동작 즉, 시스템 제어부(102)에서 인가되는 외부 어드레스를 메모리(106)를 액세스하기 위한 내부 어드레스로 변환하는 동작을 기본적으로 수행하며, 이에 더하여 메모리(106)의 결합된 셀을 예비 메모리(본 발명의 예에서는 데이터 레지스터들)로 대치하기 위한 동작들 예를 들어, 스캔 신호가 활성화되었을 때 메모리 스캔 제어부(108)에서 인가되는 외부 어드레스 및 읽기/쓰기 제어신호에 응답하여 메모리(106)를 액세스하기 위한 내부 어드레스 및 제어신호들을 발생하고, 메모리 스캔의 종료후 결합 정보를 수신하며, 결합된 셀들의 외부 어드레스를 어드레스 레지스터들(202a - 202n)에 저장하고, 일치 검출기(208)에서 일치 신호가 발생되었을 때 데이터 레지스터들(206a - 206n)을 액세스하는 동작을 수행한다.

<44> 외부 어드레스는 시스템 제어부(102) 혹은 메모리 스캔 제어부(108)에서 인가되며, 어느 것을 사용할지는 스캔 신호 SCAN SIGNAL에 의해 결정된다.

<45> 메모리 스캔 동작이 종료된 후 메모리 콘트롤러(104)는 메모리 스캔 제어부(108)로부터 결합된 셀들에 관련된 어드레스 정보를 전송받는다. 메모리 스캔 동작의 종료 여부는 활성화되었던 스캔 신호가 비활성화되는 것에 의해 인지된다.

<46> 제어기(212)는 결합 정보를 저장하고, 결합된 셀들에 관련된 외부 어드레스들을 어드레스 레지스터들(202a - 202n)에 로드한다. 제어기(212)는 어드레스 레지스터 로드 신호를 발생하여 결합된 셀들에 해당하는 외부 어드레스를 어드레스 레지스터 들(202a - 202n)에 차례로 로드한다.

<47> 어드레스 레지스터들(202a - 202n)에 저장된 외부 어드레스들은 비교기들(204a - 204n)을 통하여 시스템 제어부(102)에서 인가되는 외부 어드레스와 비교된다. 따라서, 비교기들(204a - 204n)의 비교 결과는 시스템 제어부(102)에서 메모리(106)의 결함된 셀을 액세스하고자 하는지의 여부를 나타내게 된다. 결함된 셀의 외부 어드레스가 로드되지 않은 어드레스 레지스터에 상응하는 비교기를 비활성화하도록 강구될 수 있다.

<48> 어드레스 레지스터, 비교기, 데이터 레지스터는 하나의 쌍을 이루어 동작한다. 비교기들(204a - 204n)에 의해 일치하는 것이 있는 것으로 판정되면 데이터 레지스터들(206a - 206n)중에서 일치 판정이 발생한 비교기에 해당하는 데이터 레지스터가 활성화되며, 메모리(106)의 결함된 셀에 기입/독출할 데이터가 활성화된 데이터 레지스터에 기입/독출되게 된다.

<49> 일치 검출기(208)는 비교기들(204a - 204n)의 비교 결과들 중에 하나라도 일치를 나타내는지를 검출한다. 일치 검출기(208)에서 발생된 일치 검출 신호는 시스템 제어부(102)가 메모리(106)에서 결함된 셀들 중의 하나를 액세스하고자 하는지를 나타내게 된다.

<50> 제어기(212)는 일치 검출 신호에 응답하여 메모리(106) 대신에 데이터 레지스터(206)를 액세스하도록 데이터 레지스터 기입/독출 제어 신호 DR R/W를 발생하게 된다.

<51> 한편, 멀티플렉서(210)도 일치 검출 신호에 응답하여 메모리(106) 혹은 데이터 레지스터(206)로의 데이터 경로를 제어하게 된다.

<52> 제어기(212)는 외부 어드레스에 응답하여 내부 어드레스를 발생한다. 이에 따라 결함된 셀을 액세스함에 있어서 메모리(106)에 대한 액세스와 데이터 레지스터(206)에 대

한 액세스가 경합할 수 있다. 데이터 레지스터(206)에 대한 액세스가 메모리(106)에 대한 액세스보다 선행되도록 하기 위하여 비교기(204), 일치 검출기(208), 멀티플렉서(210)의 전체 동작 속도가 제어기(212)에서 외부 어드레스에 응답하여 내부 어드레스를 발생하는 속도보다 빠르도록 하는 것이 바람직하다. 그렇지 않을 경우를 위하여 메모리(106)에 인가되는 내부 어드레스 및 제어 신호를 지연시키는 지연기(214)를 사용하는 것 이 강구될 수 있다.

<53> 메모리 콘트롤러(104)에 있어서 데이터 레지스터(206)의 개수는 제한되는 것이 바람직하다. 본 발명의 실시예에 있어서는 제한치는 메모리(106) 저장 용량의 0.1%이다. 결합된 셀의 개수가 제한된 개수 이상일 경우 메모리 스캔 제어부(108)는 메모리 교체를 요구하는 메모리 교체 신호 MEMORY EXCHANGE를 발생한다.

<54> 도 3은 본 발명의 결합 복구 방법에 따른 도 1에 도시된 장치의 동작을 보이는 흐름도이다.

<55> 시스템이 기동하면 메모리 스캔 제어부(108)를 이용하여 메모리(106)의 전체 셀에 대하여 결합 여부를 검사한다.(s302)

<56> 시스템 제어부(102)는 메모리 스캔 제어부(108)에 검사 신호 CHECK SIGNAL를 인가 한다.

<57> 메모리 스캔 제어부(108)는 검사 신호 CHECK SIGNAL에 응답하여 메모리(106)내의 전체 셀의 상태를 검사하여 결합 정보를 획득한다.

<58> 메모리 스캔 제어부(108)에서 메모리(106)내의 전체 셀의 상태를 검사하는 방법은 다음과 같다.

<59> 먼저 메모리(106)의 처음 셀부터 마지막 셀까지 "1"의 값을 써주고, 이를 다시 독출하여 정상적으로 "1"이 쓰여져 있는지를 검사한다. "1"이 쓰여져 있지 않은 셀의 어드레스(외부 어드레스)를 저장한다.

<60> 다음으로 "1" 대신 "0"을 기입하고, 다시 독출하여 "0"이 쓰여져 않은 셀의 어드레스(외부 어드레스)를 저장한다.

<61> 다음으로 메모리의 인접 셀들간의 단락(short) 여부를 검사하기 위해 인접된 셀들에 "1"과 "0"의 값을 번갈아가며 써주고, 다시 독출하여 정상적으로 "1" 및 "0"가 쓰여져 있는지를 검사한다. 정상적으로 "1"과 "0"이 쓰여져 있지 않은 셀의 어드레스(외부 어드레스)를 저장한다.

<62> 마지막으로 "1"과 "0" 대신에 "0"과 "1"을 번갈아가며 써주고 다시 독출하여 정상적으로 "0" 및 "1"이 쓰여져 있는지를 검사한다. 정상적으로 "0"과 "1"이 쓰여져 있지 않은 셀의 어드레스(외부 어드레스)를 저장한다.

<63> 메모리(106)에 대한 검사가 종료되면 결함 정보를 메모리 콘트롤러(104)에 저장한다.(s304) 만일 결함된 셀들의 개수가 제한된 개수를 초과할 경우에는 메모리 스캔 제어부(108)는 메모리 교체 신호 MEMORY EXCHANGE를 출력한다.(s308, s310)

<64> 결합된 셀에 대한 액세스 요구가 있으면 메모리 콘트롤러 내부에 구비된 예비 메모리에 대한 액세스로 대치한다.(s308)

<65> 메모리 콘트롤러(104)는 메모리 스캔 제어부(108)에서 제공되는 어드레스 정보를 참조하여 메모리(106)를 액세스한다. 구체적으로 제어기(212)는 메모리 스캔 제어부(108)에서 제공되는 결합 정보에 포함된 결합된 셀의 어드레스를 어드레스 레지스터들

(202a - 202n)에 로드한다. 일치 검출기(208)에 의해 일치 신호가 발생되면 제어기(212)는 메모리(106) 대신에 데이터 레지스터(206)를 액세스한다.

### 【발명의 효과】

<66> 본 발명에 따른 메모리 결합 복구 장치에 의하면, 시스템의 기동시 메모리 내부의 전체 셀의 이상 유무를 자동적으로 검사하기 때문에 메모리의 이상 여부를 즉시 알 수 있다.

<67> 또한, 본 발명에 따른 메모리 결합 복구 장치에 의하면, 메모리내의 결합된 셀들은 메모리 콘트롤러 내부의 레지스터들로 대체하게 되기 때문에 메모리 교체 비용을 절감할 수 있다.

<68> 또한, 본 발명에 따른 메모리 결합 복구 장치에 의하면, 메모리 내의 결합된 셀들의 개수가 메모리 콘트롤러의 레지스터들로 처리할 수 있는 개수이상일 경우에는 메모리 교체를 요구하도록 하기 때문에 메모리를 안정적으로 사용할 수 있다.

**【특허청구범위】****【청구항 1】**

시스템이 기동하면 메모리의 전체 셀에 대하여 결합 여부를 검사하는 과정;

메모리에 대한 검사가 종료되면 결합 정보를 메모리 콘트롤러에 저장하는 과정;

및

결합된 셀에 대한 액세스 요구가 있으면 메모리 콘트롤러 내부에 구비된 예비 메모리에 대한 액세스로 대치하는 과정을 포함하는 메모리 결합 복구 방법.

**【청구항 2】**

제1항에 있어서,

상기 메모리에서 결합된 셀들의 개수가 제한된 개수를 초과할 경우에는 메모리 교체를 요구하는 과정을 더 구비하는 것을 특징으로 하는 메모리 결합 복구 방법.

**【청구항 3】**

메모리;

시스템 기동시 상기 메모리의 결합 여부를 검사하며, 검사 결과 얻어진 결합 정보를 메모리 콘트롤러로 전송하는 메모리 스캔 제어부; 및

상기 메모리를 액세스하기 위해 시스템 제어부에서 인가되는 외부 어드레스를 상기 메모리를 액세스하기 위한 내부 어드레스로 변환하여, 상기 시스템 제어부가 메모리의 결합된 셀에 액세스하고자 하는 경우 내부의 예비 메모리에 대한 액세스로 변환하는 메모리 콘트롤러를 포함하는 메모리 결합 복구 장치.

**【청구항 4】**

제3항에 있어서,

상기 메모리 스캔 제어부는 상기 메모리에서 결합된 셀의 개수가 소정 개수를 초과하는 경우 메모리 교체 요구 신호를 발생하는 것을 특징으로 하는 메모리 결합 복구 장치.

**【청구항 5】**

제3항에 있어서, 상기 메모리 콘트롤러는

결합된 셀들에 상응하는 외부 어드레스들을 저장하는 어드레스 레지스터들;

상기 어드레스 레지스터들에 저장된 외부 어드레스와 상기 시스템 제어부에서 인가되는 외부 어드레스를 비교하는 비교기들;

상기 비교기들의 비교 결과에 따라 활성화되는 데이터 레지스터들;

상기 비교기들의 비교 결과를 참조하여 상기 시스템 제어부에서 인가되는 외부 어드레스가 결합된 셀들의 외부 어드레스와 일치하는지를 검출하는 일치 검출기;

상기 일치 검출기의 검출 결과에 상응하여 상기 데이터 레지스터들과 메모리로의 데이터 경로를 제어하는 멀티플렉서; 및

결합 정보를 참조하여 상기 어드레스 레지스터들에 결합된 셀들의 외부 어드레스를 로드하고, 상기 일치 검출기의 검출 결과에 상응하여 상기 메모리에 대한 액세스를 상기 데이터 레지스터들에 대한 액세스로 전환시키는 제어기를 포함하는 것을 특징으로 하는 메모리 결합 복구 장치.

**【청구항 6】**

제5항에 있어서,

결합된 셀을 액세스함에 있어서, 상기 메모리에 대한 액세스와 데이터 레지스터에 대한 액세스가 경합하는 것을 방지하기 위하여 상기 메모리에 인가되는 내부 어드레스 및 제어 신호를 자연시키는 자연기를 더 구비하는 것을 특징으로 하는 메모리 결합 복구 장치.

**【청구항 7】**

메모리를 액세스하기 위해 시스템 제어부에서 인가되는 외부 어드레스를 상기 메모리를 액세스하기 위한 내부 어드레스로 변환하는 메모리 콘트롤러에 있어서,  
결합된 셀들에 상응하는 외부 어드레스들을 저장하는 어드레스 레지스터들;  
상기 어드레스 레지스터들에 저장된 외부 어드레스와 상기 시스템 제어부에서 인가되는 외부 어드레스를 비교하는 비교기들;  
상기 비교기들의 비교 결과에 따라 활성화되는 데이터 레지스터들;  
상기 비교기들의 비교 결과를 참조하여 상기 시스템 제어부에서 인가되는 외부 어드레스가 결합된 셀들의 외부 어드레스와 일치하는지를 검출하는 일치 검출기;  
상기 일치 검출기의 검출 결과에 상응하여 상기 데이터 레지스터들과 메모리로의 데이터 경로를 제어하는 멀티플렉서; 및  
상기 메모리의 결합 정보를 참조하여 상기 어드레스 레지스터들에 결합된 셀들의 외부 어드레스를 로드하고, 상기 일치 검출기의 검출 결과에 상응하여 상기 메모리에 대

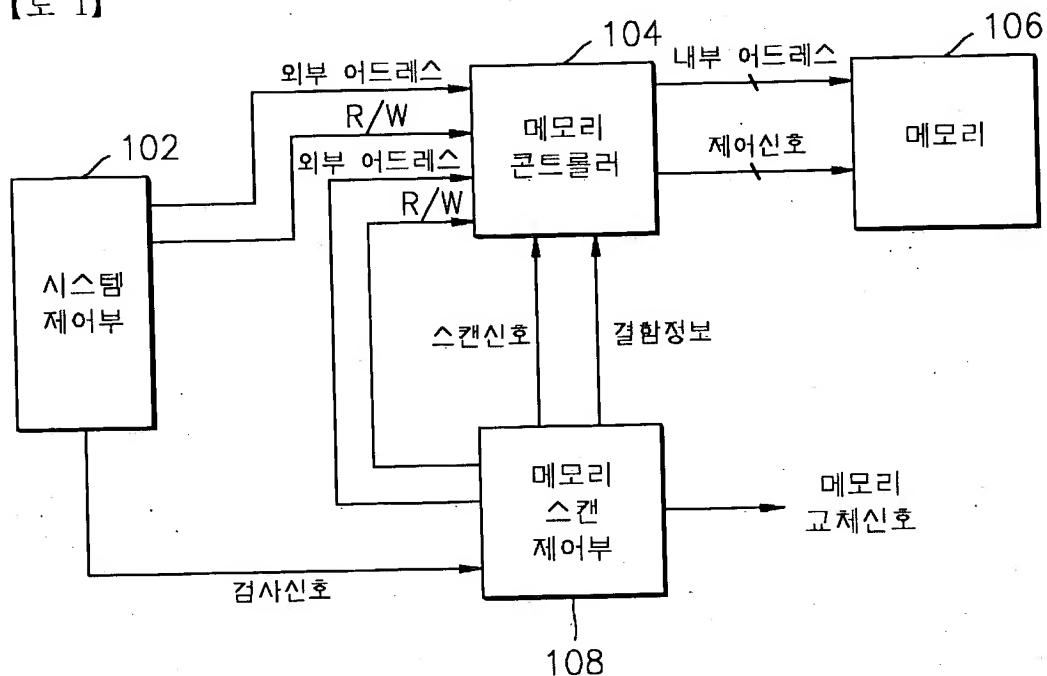
한 액세스를 상기 데이터 레지스터들에 대한 액세스로 전환시키는 제어기를 포함하는 것을 특징으로 하는 메모리 콘트롤러.

### 【청구항 8】

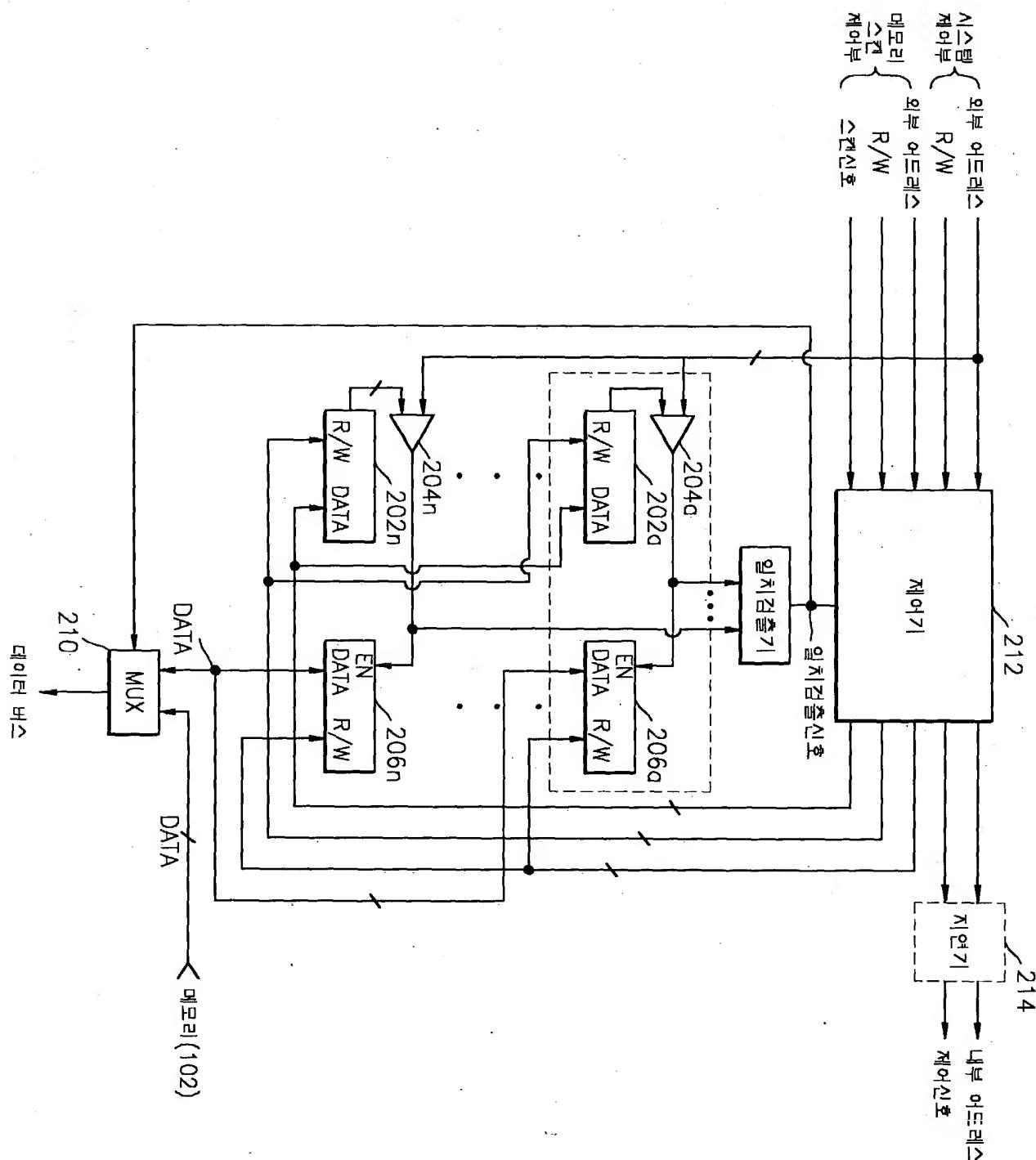
제7항에 있어서,  
결합된 셀을 액세스함에 있어서, 상기 메모리에 대한 액세스와 데이터 레지스터에 대한 액세스가 경합하는 것을 방지하기 위하여 상기 메모리에 인가되는 내부 어드레스 및 제어 신호를 지연시키는 지연기를 더 구비하는 것을 특징으로 하는 메모리 콘트롤러.

## 【도면】

【도 1】



【도 2】



【도 3】

